



道総研

受講無料

セキュアソフトウェア開発研修 並行プロセスの理論と 設計検証入門セミナー

DX、IoT時代において、ソフトウェア開発におけるセキュリティ確保は一層重要となっています。本セミナーでは、セキュアで高品質なソフトウェア開発を実現するための基盤技術として、マルチタスクプログラムなどの並行システムのモデル化のための理論 CSP (Communicating Sequential Processes) と、それを用いた設計検証技術について、ツールを用いたハンズオン形式で学ぶ研修を実施します。

◆開催日 **令和4年10月28日(金)13:00～18:00**

◆会場 **北海道立総合研究機構産業技術環境研究本部 工業試験場 1階研修室**

(住所 札幌市北区19条西11丁目)

◆テーマ **並行プロセスの理論と設計検証**

- ・並行プロセスのモデル化理論 CSP の基礎
- ・検証ツール SyncStitch を用いたモデル記述と設計検証の演習

◆持ち物 **ノートパソコン (Windows)**

セミナー内容の詳細につきましては、以下のURLを参照下さい。

<https://www.principia-m.com/seminar/syncstitch.html>

※ 本セミナーは、セキュリティ脆弱性対策などを直接的に扱う内容ではありません。

検証ツール SyncStitch を導入して使用します

<https://github.com/hatsugai/SyncStitch>

会場までの
アクセス



問い合わせ先

(地独) 北海道立総合研究機構
産業技術環境研究本部
ものづくり支援センター (担当 井筒)

〒060-0819

札幌市北区北19条西11丁目

TEL 011-747-2334 (直通)

FAX 011-726-4057

E-mail kaihatsu@hro.or.jp

講師

株式会社 PRINCIPIA
代表取締役

初谷 久史 氏

CPS理論に基づいた対話的モデリング・検査ツールSyncStitch開発者。
国立情報学研究所トップエスイープロジェクト
「並行システムの検証と実装」講師。



こちらのQRコードより
お申込みください。